Universidad de Navarra

Microprocesadores

Guía docente 2026-27

PRESENTACIÓN

Breve descripción:

- **Titulación (Módulo /Materia)**:
  - Ingeniería en Sistemas de Telecomunicación (Bloque Común a la Rama de Telecomunicación / Electrónica Analógica y Digital)
- Ingeniería en Inteligencia Artificial (Fundamentos de Computación / Fundamentos de Electrónica)
- **ECTS**: 4 ECTS
- **Curso, semestre**: 3.º curso, 1.º semestre
- **Carácter**: Obligatorio
- **Idioma:**

Profesores de la asignatura:

- Zalbide Aguirrezabalaga, Ibon / Invitado
- Cortés Vidal, Ainhoa / Profesora Colaboradora

RESULTADOS DE APRENDIZAJE (Competencias)

INGENIERÍA EN SISTEMAS DE TELECOMUNICACIÓN

R24 - Capacidad de resolver problemas con iniciativa, toma de decisiones, creatividad, y de comunicar y transmitir conocimientos, habilidades y destrezas, comprendiendo la responsabilidad ética y profesional de la actividad del Ingeniero Técnico de Telecomunicación.

R8 - Capacidad de utilizar aplicaciones de comunicación e informáticas (ofimáticas, bases de datos, cálculo avanzado, gestión de proyectos, visualización, etc.) para apoyar el desarrollo y explotación de redes, servicios y aplicaciones de telecomunicación y electrónica.

R12 - Capacidad de análisis y diseño de circuitos combinacionales y secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.

R41 - Conocimiento y aplicación de los fundamentos de lenguajes de descripción de dispositivos de hardware.

R9 - Capacidad de analizar y especificar los parámetros fundamentales de un sistema de comunicaciones.

INGENIERÍA EN INTELIGENCIA ARTIFICIAL

R5 - Aplicar los fundamentos de lenguajes de descripción de dispositivos de hardware.

PROGRAMA

ACTIVIDADES FORMATIVAS

EVALUACIÓN

CONVOCATORIA ORDINARIA

CONVOCATORIA EXTRAORDINARIA

HORARIOS DE ATENCIÓN

Dra.....(mail@unav.es)

- Despacho..... Edificio. Planta .....
- Horario de tutoria:

BIBLIOGRAFÍA Y RECURSOS